# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

05-021390

(43) Date of publication of application: 29.01.1993

(51)Int.CI.

H01L 21/302

(21) Application number: 03-171161

(71) Applicant: MITSUBISHI ELECTRIC CORP

(22) Date of filing:

11.07.1991

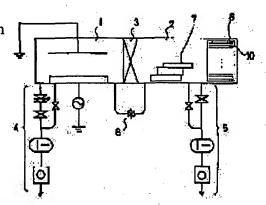
(72)Inventor: OSAKA MASASHI

## (54) SEMICONDUCTOR MANUFACTURING DEVICE

(57) Abstract:

PURPOSE: To obtain a semiconductor manufacturing device, wherein a difference between the pressure in a loading chamber and the pressure in a process chamber is eliminated to restrain particles from flying up.

CONSTITUTION: A by-pass line 6 is anew provided between a loading chamber 2 and a process chamber 1 and before a chamber gate valve 3 is opened, this line 6 is opened. As the pressure in the chamber 2 and the pressure in the chamber 1 are made equal to each other through the line 6, particles are restrained from flying up due to a difference between the pressure in the chambers 1 and 2 when the valve 3 is opened.



## LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration

[Date of final disposal for application]

[Patent number]

[Date of registration]

Number of appeal against examiner's decision of rejection]

[Date of requesting appeal against examiner's

decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2000 Japan Patent Office

## (19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

特開平5−21390 ∨

(43)公開日 平成5年(1993)1月29日

(51)Int.Cl.5

識別配号

庁内整理番号

FΙ

技術表示箇所

H 0 1 L 21/302

B 7353-4M

審査請求 未請求 請求項の数1(全 3 頁)

(21)出願番号

特願平3-171161

(22)出願日

平成3年(1991)7月11日

(71)出願人 000006013

三菱電機株式会社

東京都千代田区丸の内二丁目2番3号

(72)発明者 大坂 昌史

熊本県菊池郡西合志町御代志997 三菱電

機株式会社館本製作所内

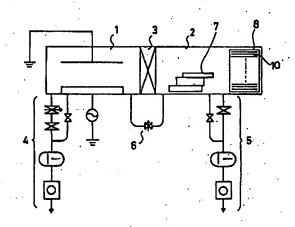
(74)代理人 弁理士 曾我 道照 (外6名)

## (54) 【発明の名称】 半導体製造装置

## (57)【要約】

【目的】 ロードチャンパーとプロセスチャンパーとの 差圧をなくしてパーティクルの舞い上がりを抑えた半導 体製造装置を得ることを目的とする。

【構成】 ロードチャンパー2とプロセスチャンパー1 との間に、新たにパイパスライン6を設け、チャンパーゲートバルブ3を開ける前にこのパイパスライン6を開ける。パイパスライン6を通じてロードチャンパー2とプロセスチャンパー1との圧力が等しくなってから、チャンパーゲートバルブ3を開ければ差圧によるパーティクルの舞い上がりが抑えられる。



1 : プロセスチャンパー 2 : ロードチャンパー 3 : チャンパーケードパルプ 6 : パイパスライン

8: クエハオセット

#### 【特許請求の範囲】

【請求項1】 内部でウエハを加工するプロセスチャン バーと前記ウエハをロードするロードチャンバーとがチ ャンパーゲートバルブを介して隔離された半導体製造装 置において、前記プロセスチャンバーと前記ロードチャ ンパーとを接続し、プロセスチャンパーとロードチャン バーとを同圧にするバイパスラインを備えたことを特徴 とする半導体製造装置。

## 【発明の詳細な説明】

#### [0001]

【産業上の利用分野】この発明は、プロセスチャンバー とロードチャンバーとがゲートバルブを介して隔離され た半導体製造装置に関するものである。

#### [0002]

【従来の技術】図3は例えば従来の半導体製造装置の一 例を示す真空系統図である。図において1はプロセスチ ャンパー、2はロードチャンパー、3はプロセスチャン バー1とロードチャンバー2とを分離するチャンバーゲ ートバルブ、4は先端部がプロセスチャンバー11に接 続されたプロセスチャンパー排気系、5は先端部がロー 20 ドチャンバー2に接続されたロードチャンバー排気系で ある。

【0003】従来の半導体製造装置は上記のように構成 され、例えばプロセスチャンバー1は、常に高真空に保 たれている。カセット8内に積層されたウエハ10を加 エする際にはロードチャンバー2を大気に開放してカセ ット8をセットし、ロードチャンパー2をある設定圧力 まで真空引きするか設定時間真空引きする。この後、チ ャンバーゲートバルブ3が開きプロセスチャンバー1へ ハンドリングアーム?によってウエハ10がローディン グされる。ローディングが完了するとチャンバーゲート パルプ3が閉じて、ウエハ10のドライエッチングが開 始される。

## [0004]

【発明が解決しようとする課題】従来の半導体製造装置 は、以上のように構成されているので、チャンパーゲー トバルプ3を開く際に、必ずプロセスチャンバー1とロ ードチャンバー2との間の差圧により気流が発生する。 この気流により、装置内部のパーティクルが舞い上が り、そのうちウエハ10の表面に付着したパーティクル 40 が加工時にパターン欠陥を引き起こし、ウエハの歩留り を低下させるという課題があった。

【0005】この発明は、上記のような課題を解消する ためになされたもので、チャンバーゲートバルブが開く 際の、プロセスチャンパーとロードチャンパーとの差圧 をなくすることによって気流の発生をなくし、パーティ クルの舞い上がりを抑えることのできる半導体製造装置 を得ることを目的とする。

### [0006]

【課題を解決するための手段】この発明に係る半導体製 50 1 プロセスチャンパー

造装置は、プロセスチャンバーとロードチャンバーとを 接続するバイパスラインを備えたものである。

2

#### [0007]

【作用】この発明においては、バイパスラインを通じて ロードチャンバーとプロセスチャンバーとの真空度が等 しくなった段階で、チャンパーゲートパルブが開くた。 め、差圧による気流は発生しない。

#### [0008]

【実施例】実施例1.以下、この発明の一実施例を図に 10 ついて説明する。図1において6はロードチャンバー2 とプロセスチャンバー1とを接続する可変コンダクタン スのパイパスラインである。プロセスチャンパー1は常 に高真空に保たれている。ウエハ10を加工する際には ロードチャンバー2を大気に開放してカセット8をセッ トし、ロードチャンバー2をある設定圧力まで真空引き するか、ある設定時間真空引きする。この後、パーティ クルを巻き上げないようにバイパスライン6が徐々に開 きプロセスチャンバー1とロードチャンバー2の圧力が 等しくなる。この後、チャンパーゲートバルブ3が開き プロセスチャンバー1ヘハンドリングアーム7によって ウエハ10がローディングされる。ローディングが完了 するとチャンパーゲートバルブ3が閉じて、ウエハ10 のドライエッチングが開始される。

【0009】実施例2. 本実施例では、図2に示すよう にバイパスライン6のプロセスチャンバー1側にフィル ター9が付設されている。このため、フィルター9によ り、ロードチャンパー2側からプロセスチャンパー1へ のパーティクルの流入は、防止され、さらに気流の発生 はフィルター9により緩和されるので、パーティクル舞 30 い上がりは抑制される。

【0010】実施例3. なお、実施例1, 実施例2で は、この発明をドライエッチング用の半導体製造装置に 適用した場合について述べたが、CVD用の半導体製造 装置についてもこの発明は適用できる。

#### [0011]

【発明の効果】以上発明したように、この発明の半導体 製造装置によれば、プロセスチャンバーとロードチャン バーとを接続するバイパスラインを備えたことにより、 チャンバーゲートバルブを開いたときパーティクルの舞 い上がりは抑えられ、パターン欠陥が発生せず、ウエハ の歩留りが向上するという効果がある。

### 【図面の簡単な説明】

【図1】この発明の実施例1の半導体製造装置を示す真 空系統図である。

【図2】この発明の実施例2の半導体製造装置を示す真 空系統図である。

【図3】従来の半導体製造装置の一例を示す真空系統図 である。

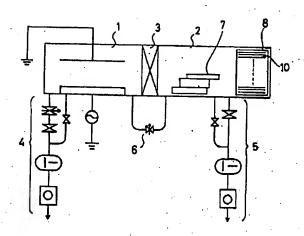
#### 【符号の説明】

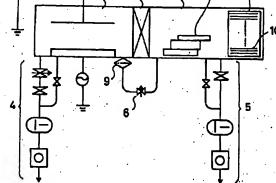
- ロードチャンバー
- チャンバーゲートバルブ

6 バイパスライン

[図1]

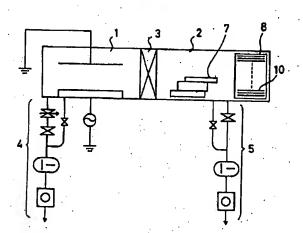
【図2】





- 1: プロセスチャンパー 2: ロードチャンパー
- 3: チャンパーケードパルプ・
- 6: パイパスライン
- 8: ウェハカセット

[図3]



9:7129-